



Avviso di Seminario

Nell'ambito dell'insegnamento di Elettrotecnica del Corso di Laurea in
Ingegneria Elettronica e delle Tecnologie Digitali

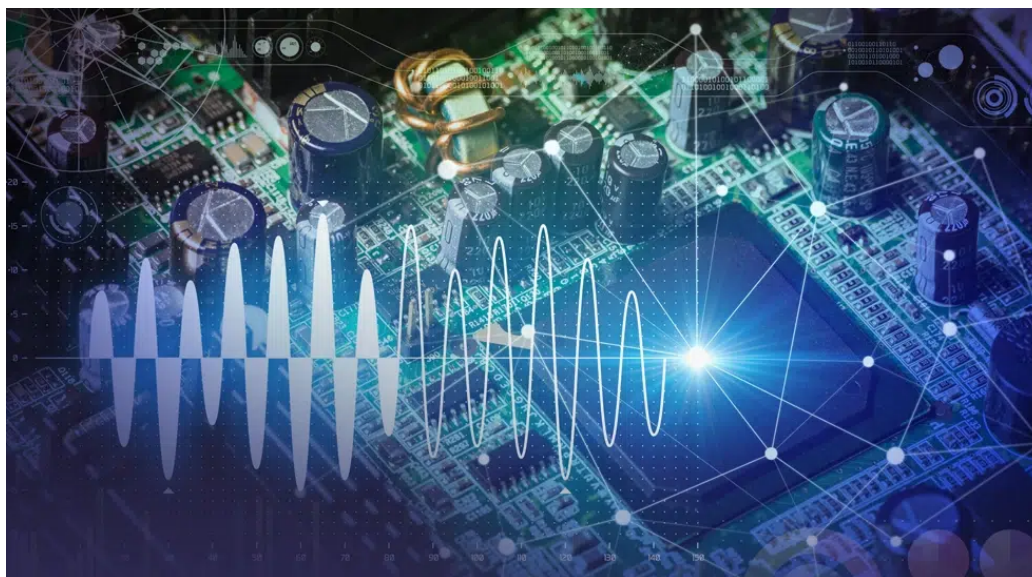
11 Dicembre 2025, 14.30-17.30
Facoltà di Ingegneria - AULA B/2

*** Simulazione di Circuiti Analogici con SPICE**

**** Virtuoso Studio: Analog Design Platform for custom ICs**

*** Ing. Luca Collamati - Analog Circuit Designer @ TDK InvenSense**

**** Ing. Enrico Sacchi - Product Engineer @ Cadence Design Systems**



Il seminario potrà essere seguito da remoto (link **QRcode** qua sotto), anche se è consigliata la partecipazione in presenza. Tutti gli/le studenti/studentesse interessati/e sono invitati/e a partecipare. Per informazioni: Prof. Stefano Squartini (s.squartini@staff.univpm.it).

